

(19) 世界知的所有権機関
国際事務局(43) 国際公開日
2005 年 10 月 20 日 (20.10.2005)

PCT

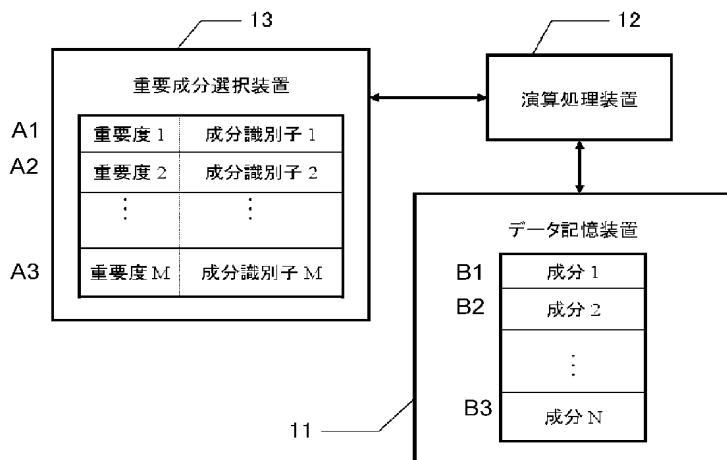
(10) 国際公開番号
WO 2005/098612 A1

- (51) 国際特許分類⁷: G06F 7/24, 19/00 (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SM, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.
- (21) 国際出願番号: PCT/JP2005/004452
- (22) 国際出願日: 2005 年 3 月 14 日 (14.03.2005)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
特願2004-132206 2004 年 3 月 30 日 (30.03.2004) JP (84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR),
- (71) 出願人 および
(72) 発明者: 藤田 修 (FUJITA, Osamu) [JP/JP]; 〒6310806 奈良県奈良市朱雀 3 丁目 1 5 番 1 号 5-407 号室 Nara (JP).

[続葉有]

(54) Title: METHOD AND DEVICE FOR CALCULATING IMPORTANT COMPONENTS WITH HIGHER PRIORITY

(54) 発明の名称: 重要成分優先計算方式ならびに装置



13... IMPORTANT COMPONENT SELECTION DEVICE
 A1... IMPORTANCE 1: COMPONENT IDENTIFIER 1
 A2... IMPORTANCE 2: COMPONENT IDENTIFIER 2
 A3... IMPORTANCE M: COMPONENT IDENTIFIER M
 12... CALCULATION DEVICE
 11... DATA STORAGE DEVICE
 B1... COMPONENT 1
 B2... COMPONENT 2
 B3... COMPONENT N

(57) Abstract: When performing simulation of a system having a plenty of components such as a physical phenomenon and a social phenomenon, there has been a problem that an enormous calculation time is required if the number of components increases. In order to solve this problem, an important component selection device is provided for selecting a component having a higher priority in the simulation calculation, so that the component having a higher priority is calculated firstly by a calculation device and the importance of the updated component is re-evaluated so as to be reflected in the calculation thereafter. When a high speed is required, the ranking of the important components are realized by hardware. Moreover, when a storage device has a plurality of candidate value data for each of the component data and the calculation device updates the candidate values one by one, the irregularity degree of the candidate values is used as the importance of the component data and the component having this value which is large is calculated with a higher priority so that the calculation of the component having a small change is omitted, thereby increasing the simulation speed.

(57) 要約: 従来、物理現象や社会現象など多数の成分からなるシステムのシミュレーションを行なう場合、成分数が増加すると膨大な計算時間を要するという問題があ

[続葉有]

WO 2005/098612 A1



OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

添付公開書類:

— 国際調査報告書

った。この問題を解決するため、本発明は、シミュレーション計算において重要度の高い成分を選び出す重要成分選択装置を設け、それが示す重要度の高い成分から優先的に演算処理装置で計算処理を行い、更新された成分の重要度をすぐに再評価してその後の計算に反映させる。高速性が要求される場合には重要成分の順位付け計算をハードウェアで実現する。また、記憶装置において複数個の成分データのの一つ一つに対して複数個の候補値データを保持し、演算処理装置において候補値を一つ一つ更新する際に、候補値のばらつきの大きさをその成分データの重要度とみなして、この値の大きい成分の計算を優先することにより、変化の少ない成分の計算を省略してシミュレーションの高速化を図ることもできる。

明 細 書

重要成分優先計算方式ならびに装置

技術分野

- [0001] 高速なデジタル計算によるシミュレーション、特に、主として局所的相互作用が重要となる物理モデル、ネットワーク上の信号伝搬、高分子の立体構造予測などを対象とした高速シミュレーションを低コストで効率よく実行するための装置に関するものである。

背景技術

- [0002] 従来、物理現象や社会現象など多数の成分からなるシステムのシミュレーションにおいては、システムの時間変化やエネルギー最小化、自己矛盾性の緩和などを計算するために、すべての成分の状態値とそれに関する条件式や状態遷移式を順番に逐一計算し、それを何度も繰り返して、状態値を少しずつ更新することにより、正しい数値を求めることを行なっていた。そのため、全成分数のべき乗に比例する程の計算時間を要し、成分数が膨大になると計算時間がかかり過ぎて結果を得る事が困難になるという欠点があった。
- [0003] 特に、物理系の時間変化のシミュレーションの場合には、一つの時刻における全ての状態値を決めるためだけでも、エネルギー最小化や自己矛盾性の緩和計算が要求され、各状態値の修正計算を何度も繰り返して行なう必要があった。そのような計算を各時刻毎に繰り返し計算するため、膨大な計算時間を要した。全ての成分が大きく変動するようなシステムであったり、非常に精密な計算結果を得るためのものである場合など、どうしてもそれだけの計算時間が必要となることもあるが、そうではない場合においてさえも、従来の計算方式ではいつも同じ程度の計算時間を要するという欠点があった。
- [0004] 探索や最適化問題の計算機による解法においては、分枝限定法のように、成分の全てを順番に計算せずに、計算の優先順位を表す成分リストを設けて、このリストに従って計算を進める手法がある。しかし、この手法は正確な演算を目指したもので、成分データの計算過程と優先順位リストの更新はソフトウェアのアルゴリズムとして逐

次的に処理されるため、リストの更新に時間がかかり、その分、全体の処理時間も長くなるという欠点があった。また、このようなソフト的な工夫を前述の物理シミュレーションのように各成分の演算処理が比較的単純な場合に適用しようとする、各成分の演算処理コストに比べて優先順位の計算にかかるコストの比率が大きく、計算効率があまり改善されないという欠点があった。なお、並列計算の仕組みとしては、例えば特許文献1の並列計算機システムのように、複数の演算装置の処理内容を制御するためにスケジューラ計算機を設ける発明がなされているが、負荷分散のための発明であるため、シミュレーション計算の各成分の計算を細かく振り分ける処理には適用できない。また、特許文献2のソート装置のように、データの整列をハードウェアで高速に行う装置がすでに発明されているが、各データを重要度によって再整列する仕組みがなく、本発明の目的では使用できない。

特許文献1:特開平11-3321号公報

特許文献2:特開平11-305993号公報

発明の開示

発明が解決しようとする課題

- [0005] 例えば、実際の物理現象や社会現象などでは、ある時刻においてほんの一部の成分のみが変化し、それ以外の大多数の成分はほとんど変化しない場合がある。また、もともとシステム内外のノイズが大きい場合や、外部条件が種々雑多で統計的、確率的に取り扱うべき場合など、もともとの数値データの精度が低いものに対して必要以上に精密な計算をすることが無意味な場合もある。このような場合、従来技術の計算処理においては最終結果にあまり影響を与えないような無駄な計算の繰り返しが多く含まれていた。本発明はこのような無駄な計算を省き、シミュレーション計算を低コストで効率よく行なうためのものである。

課題を解決するための手段

- [0006] 本発明では計算の重要度の高い成分を選択し、重要度の高い成分から優先的に計算を行い、計算対象となった成分の重要度を再評価して、その結果をその後の重要成分の選択に反映させる。重要度の低い成分に対する計算は後回しにするか、または一定の基準で無視することにより、できるだけ早く効率よく概算結果を獲得し、そ

の後には必要に応じて時間をかけて計算精度を向上させる。

[0007] そのため、各成分の値の計算以外に各成分の重要度を計算する過程を加え、それ
を処理するための専用装置として重要成分選択装置を設け、その装置によって各成
分をその重要度に応じて順位付ける。また、各成分の状態値の計算においては重要
成分選択装置の指示する最重要成分を優先して計算処理を行なう。各成分の状態
値の計算を独立に行なってもよいとする計算モデルに対しては、一つの共有メモリに
アクセスできる複数個の演算処理装置を設け、演算処理を同時並列化し、さらなる高
速化を実現する。なお、演算処理装置と重要成分選択装置とはそれぞれ同時並列
に動けるようにしておく。演算処理装置は一つの成分に関する処理が終わるとすぐ
次の重要成分を読み出してその処理を実行するようにしておく。重要成分選択装置
もその内部処理は独立に動作できるようにしておく。応用事例によっては、一つの成
分のみが連続して最重要成分となってその計算処理が繰り返されることを防ぐため
に、重要度の更新において一定の時間遅れを設定したり、可変に調整できるようにし
ておく。

[0008] 重要成分選択装置において最高速の処理を要求される計算モデルに対しては、重
要成分の順位付け計算をハードウェアで実現する。具体的には、データの重要度を
表す重要度データ部とそれがどのデータのものであるかを指し示す成分識別子を保
持するレジスタを設け、それを複数個、上位から下位へ順番に並べる。各レジスタは
隣接レジスタ同士でデータをシフトできるようにしておく。また、各レジスタに付
属する比較器を置き、各レジスタのデータと入力データを同時に比較して、その結
果に従って入力データを重要度の順位を満たす位置に挿入する。ただし、入力デー
タの成分識別子と同じものがすでに記憶されている場合には、入力データの重要度
の方が記憶されているものより大きい場合のみ挿入され、重要度の値が低いデー
タは削除する。初期値として整列した状態に設定しておけば、その後に順次入力
されるデータは常に重要度の順位に整列して保持される。また、同じ成分識別子の
データが2個以上記憶される事はない。このハードウェアを使えば、入力データ
の挿入動作と出力動作を1マシンサイクルで同時に処理できるので、重要度によ
るデータの整列を高速に実行することができる。

- [0009] 重要成分選択装置において、重要度の高いデータは次々に出力されて処理され、重要度の低いデータは最下位レベルの方向へ押し出されていくが、重要度が中程度のデータが長い期間残留し、なかなか演算対象にならない場合が出てくる。そのような古いデータの残留を防ぐ必要がある場合には、各レジスタの重要度データに対する演算処理を施すことができる演算器を設ける。この演算器を利用して各データに対して定期的に一定値を加算またはビットシフトや乗算することにより、各データの順序関係を壊さないように重要度データを大きな値に書き換えると、古いデータの重要度が増して演算処理がなされるように調整できる。逆に重要度データを定期的に小さな値に書き換えることにより、古いデータをできるだけ早く消去するように調整することもできる。
- [0010] 変化の少ない成分に関する無駄な演算処理を省略するため、記憶装置において複数の成分データのの一つ一つに対して複数の候補値データを保持するものとする。演算処理装置ではその複数の候補値の統計量を代表値として成分データの値とみなし、各成分データについて計算処理を行ってその更新値を算出し、その更新値と最も大きく異なる候補値をその更新値で置き換える。この場合の統計量としては平均値や中央値などを用いる。そして、重要成分選択装置では候補値のばらつきの大きさをその成分データの重要度とみなして、候補値のばらつきの大きさの順位で重要成分を選択する。候補値のばらつきを重要度とみなす理由は、そのことによりシミュレーションにおいて成分データの値が十分に収束していない状況や時間変化が大きい状況を表すことができ、変動の少ない成分データよりも変動の大きい成分データの計算処理を優先させることができるためである。これにより、計算の最終結果に対して影響の少ない計算過程を省略することができ、より高速に概算結果を得ることが可能になる。
- [0011] なお、一部の成分のみが重要度が高くなり、それらの計算処理に偏る可能性がある場合には、他の成分が大きな重要度をもつように調節する機能を入れておく。例えば、演算処理のプログラムの一部に、乱数によって選ばれた成分に大きな重要度を与えて重要成分選択装置に送る処理を加える方法、一定時間ごとに全成分を計算する処理を割り込ませる方法などを加えてソフトウェアで調整する。あるいは、重要成分選

択装置において重要度をすべて一斉に最大値にセットし、そこに記憶されている成分の全てを順番に計算処理する方法などを用いる。

発明の効果

- [0012] シミュレーションの対象となる物理現象や社会現象において、ノイズが大きいとか初期値依存性が小さいなど、高精度の演算を必要としない場合に、重要度の高い計算を優先して、無駄な計算を無視または後回しにすることにより、少ない計算資源で効率良く概算結果を得ることができ、計算時間が短縮され、計算コストが削減されるという効果がある。

図面の簡単な説明

- [0013] [図1]本発明の第1の実施形態を示す基本ブロック構成図
[図2]第1の実施形態の動作の概要説明図
[図3]本発明の第2の実施形態を示す基本ブロック構成図
[図4]第2の実施形態の動作の概要説明図
[図5]本発明の第3の実施形態を示す基本ブロック構成図
[図6]第3の実施形態のためのデータ記憶装置の一例を示すブロック回路図
[図7]本発明の第4の実施形態である重要成分選択装置用ハードウェアの基本ブロック構成図
[図8]第4の実施形態の基本回路構成の具体例を示すブロック回路図
[図9]第4の実施形態の比較器の一例を示すブロック回路図
[図10]第4の実施形態のバイパス配線用比較器の一例を示すブロック回路図
[図11]第4の実施形態のバイパス配線の具体例による説明図
[図12]第4の実施形態のバイパス配線方法の一例に関する説明図
[図13]第4の実施形態のセクタ・演算処理器の一例を示すブロック回路図
[図14]第4の実施形態のセクタ・演算処理器の制御信号と出力の関係表
[図15]第4の実施形態のPUSHの動作例を示す説明図
[図16]第4の実施形態のPOPの動作例1を示す説明図
[図17]第4の実施形態のPOPの動作例2を示す説明図
[図18]成分データの記憶と演算処理方法に関する本発明の第5の実施形態図

[図19]成分データの記憶と演算処理方法に関する本発明の第6の実施形態図

[図20]第6の実施形態における成分データと処理事項の関係の説明図

符号の説明

- [0014] 11, 21, 31, 41, 51, 61 データ記憶装置
 12, 22, 32, 42, 52, 62 演算処理装置
 13, 23, 33, 43, 53, 63 重要成分選択装置
 34 メモリ入出力制御回路
 35 データ転送制御回路
 36 FIFOバッファレジスタ
 37 後書き込み制御回路
 38 記憶素子
 39 データセクタ
 410 レジスタ
 420 データ整列制御回路
 421 比較器
 422 セクタ・演算処理器
 423 大小比較器
 424 一致比較器
 425 データセクタ
 426 演算処理器
 427 出力セクタ

発明を実施するための最良の形態

[0015] 以下、本発明の実施の形態を図1～図20に基づいて説明する。

[0016] 本発明の装置の第一の実施形態の基本ブロック構成図を図1に示す。また、各ブロックの動作の概要を図2に示す。本装置は主としてデータ記憶装置11と演算処理装置12と重要成分選択装置13とで構成される。データ記憶装置11は成分1から成分NまでのN個のデータを記憶する。演算処理装置12は各成分に対応した処理内容を実行する。処理内容はプログラムで設定する。重要成分選択装置13は、各成分の

重要度とそれが1からNまでのどの成分のものを表す成分識別子を記憶し、その中で最も重要度の高い成分を選択する機能を有する。重要成分選択装置13に一つの成分の重要度と成分識別子が入力されると、その度に、重要度の大きさの順序に重要度と成分識別子を整列させる。この場合の処理は、一つの成分が入力される時にはその前にすでに入力された成分は整列している状態なので、重要度の大小関係を満たす位置を探してそこに挿入する処理となる。なお、この実施形態においては、成分識別子として成分番号を用いている。

- [0017] 本装置を動作させるには、まず各成分データに初期値を設定し、演算処理装置12は初期化ルーチンを実行する。初期化ルーチンとしては全成分に関する演算を順番に逐次実行する方法、一部成分についてランダムに演算を実行する方法などにより、演算に必要な成分の値をデータ記憶装置11から読み出し、各成分に関する演算処理を実行して、成分の更新値を求める。また、各成分の重要度を計算し、重要成分選択装置13に各成分の重要度と成分識別子(成分番号)を入力する。そして、各成分の更新値をデータ記憶装置11に記憶させる。
- [0018] 初期化ルーチンの代わりに、重要成分選択装置13のM個のレジスタに各成分に対応する成分識別子と重要度データを初期値として代入しておいてもよい。それらの重要度全てに最大値を設定しておけば、初期値として設定した成分すべてが優先され、それらが成分識別子(成分番号)の並び順に従って順番に演算処理される。
- [0019] 初期化処理後の主要な実行処理内容の概要を図2に示す。演算処理装置12はまず重要成分選択装置13から重要度が最大の成分識別子(成分番号)を読み出す。その成分番号をiとすると、次に演算処理装置12は成分iをデータ記憶装置11から読み出し、成分iに関する処理を実行する。具体的処理内容は応用目的に応じて演算処理装置12のソフトウェアとして最適なプログラムを組むことを可能としておく。この処理において、成分iのみならず、その他の一つ以上の成分、例えば成分jについても更新することができるものとし、更新する成分についてはその成分の重要度を計算する。この後、更新する成分に関して、その重要度と成分番号を重要成分選択装置13に送出し、成分の更新値をデータ記憶装置11に送出する。この一連の処理が終わると、直ちに重要成分選択装置13から最重要成分を読み出して同様の処理を繰り返す。

す。演算処理装置12はこの一歩処理をプログラムで設定された終了条件に達するまで続ける。

[0020] 重要成分選択装置13は演算処理装置12によって最重要度の成分識別子(成分番号)が読み出されると、そのデータを削除し、その他の成分識別子の順位をそれぞれ一つ上げる。演算処理装置12から重要度と成分番号の一組の入力データが入力されると、その度毎に重要度の順序に従うように整列させる。整列の順位がk番目のデータの重要度の値を $P(k)$ で表すと、整列により $P(k) \geq P(k+1)$ となっているので、入力データの重要度を P_{in} とすると、 $P(k) \geq P_{in} > P(k+1)$ となるk番目の位置を探し、k+1番目以降のデータのすべてについて順位を一つ下げて、入力データをk+1番目におく。最下位のM番目にあったデータは捨てられる。ただし、もし記憶データの中に入力データの成分識別子と同じ成分識別子をもつデータがある場合は、両者の重要度を比較して、入力データの重要度の方が小さいときには挿入はしない。逆に入力データの重要度の方が大きいときには上述のように挿入し、記憶されていた方のデータは削除する。この入れ替えのため、記憶されていたデータよりも重要度の低いデータの順位は変わらない。

[0021] 第2の実施形態を図3に、その主要な動作概要を図4に示す。第1の実施形態と異なる点は、データ記憶装置21に成分データとともに各成分データが選択されたときに実行すべき処理事項を記憶させ、演算装置22においてその情報を利用して実行処理内容を制御するようにしておく点である。こうすることにより、成分データの内容に応じて処理事項を適宜変更する必要がある場合に、効率良く演算処理が出来る。処理事項として記憶すべきデータは、例えば、同時に計算処理すべき他の成分データの識別子のリストであるとか、その成分が属するクラスの名称または識別子などである。

[0022] 第3の実施形態を図5に示す。重要成分選択装置33、演算処理装置32、データ記憶装置31についてそれぞれ複数個を並列化して、各装置が同時並行してそれぞれの処理を実行することで、全体の演算処理を高速化する。複数個の演算処理装置32と複数個の重要成分選択装置33との間のデータ転送はデータ転送制御回路35によって制御する。また、複数個の演算処理装置32と複数個のデータ記憶装置31との間のデータ転送もメモリ入出力制御回路34によって制御する。なお、演算処理装置

32を複数個にし、それぞれが、一つの共通の重要成分選択装置に時分割でアクセスするようにしてもよい。

[0023] データ転送制御回路35の制御の方法としては様々な方法が適用可能である。例えば、データ転送制御回路35にスイッチングマトリクスを利用し、任意の演算処理装置32から任意の重要成分選択装置33へデータ転送できるようにしておき、その接続の対応関係を適宜変更可能なようにしておく。ただし、演算処理装置32から重要成分選択装置33へデータ転送する場合のみ接続の組み合わせを替え、重要成分装置33から演算処理装置32へのデータ転送では常に同じ組み合わせの接続に固定しておいてもよい。逆に、演算処理装置32から重要成分選択装置33へのデータ転送の接続組み合わせを固定し、重要成分装置33から演算処理装置32へのデータ転送の接続の組み合わせを変化させてもよい。また、一つの重要成分装置33への入力データが同時に多数集中する可能性がある場合には、各演算処理装置側にFIFOバッファレジスタを設置して、演算処理装置32に無駄な待ち時間が生じないようにする。

[0024] メモリ入出力制御回路34の制御は分散共有メモリのための入出力に関する従来技術を使用する。さらに、データの読出し効率を上げる場合には記憶装置のデータ出力をマルチポートにして異なる複数のデータを同時に出力できるように並列化する。このためのデータ記憶装置34の実施形態を図6に示す。複数個の記憶素子38のデータを複数個のデータセクタ39で同時並列に読み出せるようになっている。この場合、書込みデータは一時的にFIFOバッファレジスタ36に保存し、その後書き込み制御回路37によって順番に記憶素子38に書込みを行なう。複数の演算処理装置から書込みデータが同時に多数集中する可能性がある場合には、さらに各演算処理装置側にFIFOバッファレジスタを設置して、演算処理装置に無駄な待ち時間が生じないようにする。

[0025] 重要成分選択装置をハードウェアで実現する場合の第4の実施形態における重要成分選択装置の基本ブロック構成図を図7に示す。この装置はデータ整列制御回路420とn個のデータを保持するn個のレジスタ410とからなる。各レジスタ410のデータを $R(1)$ 、 $R(2)$ 、 \dots 、 $R(n)$ と表すと、データ整列制御回路420はデータに含まれる重要

度が最も高いデータをR(1)に、次に高いデータをR(2)に、というように大小の順番に従って、データを整列してレジスタに保持する。入力データがある場合はデータ整列制御回路420に制御信号としてPUSHを入力する。入力データをDinと表すと、入力データDinの重要度PinがR(n)の重要度P(n)より高ければ、適切なレジスタに入力データを挿入して、全体の大小の順序関係を保つようにレジスタのデータを並べ替える。また、出力からはR(1)のデータを読み出すことができる。読出しの場合にはデータ整列制御回路420に制御信号としてPOPを入力する。すると、各データは順位を一つ上げ、R(k+1)はR(k)へとシフトする。ただし、R(n)に対しては重要度が最低の値、たとえば、全ビットに0を入力する。なお、番号が小さい程、重要度が高いので、番号が小さい方のレジスタを上位のレジスタ、番号が大きい方のレジスタを下位のレジスタとみなす。

- [0026] データ整列制御回路420の詳細な構造を説明するため、 $n=4$ の場合の例を図8に示す。各レジスタ410に対応して比較器421とセクタ・演算処理器422を備えている。制御信号は各回路ブロックを制御するレジスタ制御信号と比較制御信号と選択・演算制御信号とからなる。レジスタ制御信号はレジスタのデータ取り込みを制御する。レジスタkに対応する比較器kは入力データDinとレジスタkのデータR(k)を比較して、その結果を出力する。セクタ・演算処理器kはレジスタkに保存すべきデータとして入力データDin、レジスタのデータR(k-1), R(k), R(k+1)の4つのいずれかを選択して出力することができる。どのデータを選択するかは比較器k、(k-1)、(k+1)の比較出力によって制御される。また、セクタ・演算処理器kはR(k)のデータに対して加減乗除、ビットシフト等の演算処理を施した値を出力する。
- [0027] 比較器421のさらに詳細な構成を図9に示す。入力データならびにレジスタに保持されるデータは重要度と成分識別子を含む。比較制御信号はデータに含まれる重要度と成分識別子の部分を抽出するための情報としてそれぞれのビット構成を設定するマスクデータを含み、大小比較および一致比較すべきデータを制御する。大小比較器423では入力データDinの重要度Pinとレジスタkのデータの重要度P(k)を比較して、入力データの方が大きい場合、すなわち $Pin > P(k)$ のときに $G(k) = 1$ を出力し、それ以外の場合には $G(k) = 0$ を出力する。一致比較器424は入力データの

成分識別子とレジスタ k のデータの成分識別子を比較して、両方が一致する場合に $S(k) = 1$ を出力し、それ以外の場合には $S(k) = 0$ を出力する。また、上位の比較器のうち一つでも $S(k) = 1$ となる場合は $LS(k) = 1$ を出力し、それ以外の場合は $LS(k) = 0$ を出力する。そのため、 $S(k) = 1$ の出力を下位の比較器すべてに伝達する回路が設けられている。すなわち、比較器 $(k-1)$ の出力 $SD(k-1)$ を比較器 k の入力 $SU(k)$ に入力し、その信号を $LS(k)$ として出力するとともに、 $SU(k)$ と $S(k)$ の論理和を $SD(k)$ に出力して、下位の比較器 $(k+1)$ の $SU(k+1)$ に接続する。

[0028] レジスタ数が多い場合は、 $LS(k)$ 出力の下位比較器への伝播に時間がかかり、処理速度を低下させる原因になることがあるので、伝播時間を短縮するため、信号の伝播回路にバイパスを設ける。バイパス回路を使用する場合の実施形態を図10に示す。3入力ORの入力の一つには入力端子 $B(k)$ を接続する。入力端子 $B(k)$ には $(k-1)$ よりも上位の比較器 h の出力 $SD(h)$ を接続する。ORの入力数を4以上にしてさらに上位の比較器と接続してもよい。

[0029] 図11はレジスタ数が19個の場合に3入力のORを利用したバイパス配線の実施形態を示す。 $LS(2)$ から $LS(19)$ までの出力を生成するために論理素子ORがOR(1)からOR(18)まで18個使用されている。ただし、最上位の比較器には上位からの入力はなく、OR(1)の入力 $S(0)$ は常に0に固定する。従って、OR(1)を省略して $S(1)$ を直接OR(2)と $LS(2)$ に接続しても良い。バイパス配線については、全部のORをほぼ3等分して、上位から約 $2/3$ の位置にあるOR(13)を3入力とし、この一つの入力に上位から約 $1/3$ の位置にあるOR(6)の出力をバイパス配線として接続する。これにより、入力 S から出力 LS までの最長論理段数は18から12へと短縮される。更に最長論理段数を低減するためには、OR(1)からOR(6)までをブロック $B(1, 1)$ 、OR(7)からOR(12)までをブロック $B(1, 2)$ 、OR(14)からOR(18)までをブロック $B(1, 3)$ とし、各ブロック内でバイパス配線を行なう。各ブロックを上位と下位のほぼ同規模のサブブロックに分け、ブロックの最下位と中間のORを3入力としてそれぞれのすぐ上位のサブブロックをバイパスする配線を設ける。例えば、ブロック $B(1, 2)$ の場合、サブブロック $B(2, 3)$ と $B(2, 4)$ に分け、OR(9)とOR(12)を3入力としてそれぞれにOR(6)の出力とOR(9)の出力を接続する。ただし、最上位のサブブロック $B(2, 1)$ と

最下位のサブブロックB(2, 6)に対してはバイパス配線を設ける効果はほとんどないので省略している。サブブロックのバイパス配線を追加した結果、最長論理段数は8に改善される。

- [0030] レジスタ数が更に多い場合には図12に示すようにサブブロックB(i, j)内をさらにほぼ2等分してサブブロックB(i+1, 2j-1)とB(i+1, 2j)に分け、それぞれのバイパス線を設けることによりサブブロック内の最長論理段数は約半分に短縮される。この方法を一般的に適用して、最小のサブブロック内の論理段数をすべてNb、サブブロックの階層数(すなわちバイパス線の階層数)をMhとすると、バイパス線の総本数が $3(2^{Mh}-1)-2Mh$ で、最長論理段数が $2Nb+3Mh-2$ で、レジスタ数が $3Nb2^{(Mh-1)}+3(2^{Mh}-1)-Mh$ となる回路を構成する事が出来る。なお、図11の場合はNb=2、Mh=2であり、バイパス線の総数は5、最長論理段数は8、レジスタ数は19である。
- [0031] レジスタkに対応するセクタ・演算処理器kの詳細な構造を図13に示す。レジスタkに入力するデータを選択するデータセクタ425とレジスタkのデータR(k)に演算処理を施してその結果を出力する演算処理器426とデータセクタ425の出力と演算処理器426の出力のどちらかを選択する出力セクタ427から構成されている。データセクタ425は入力データDin、レジスタのデータR(k-1)、R(k)、R(k+1)の4つのいずれかを選択して出力する。選択・演算制御信号は出力セクタ427の選択制御を行うとともに、加数、ビットシフト数などの演算パラメータを含み、演算処理も制御する。制御信号はデータを入力処理するPUSH、データを出力処理するPOP、加算処理をするADD、MSB方向へのビットシフトSFTL、LSB方向へのビットシフトSFTRの5種類の動作を制御する。
- [0032] セクタ・演算処理器kの制御信号とセクタ・演算処理出力の関係を図14に表形式で示す。詳細条件として重要度と同一成分順位に関する条件により出力は異なる。各条件は比較器出力の組み合わせ論理で表される。ただし、記号*は無条件または論理値としてのドントケアを表す。Ksは入力データDinと同じ成分識別子のデータがレジスタに記録されている場合のレジスタ番号を表す。すなわち $S(Ks) = 1$ である。入力データと同じ成分識別子のデータがレジスタに記録されていない場合はすべ

ての k において $S(k)=0$ で、 $LS(n)=0$ となるので、便宜上、 $K_s=n+1$ とみなしてよい。

- [0033] PUSHの場合、レジスタ k のデータ $R(k)$ の重要度の値 $P(k)$ よりも入力データ D_{in} の重要度の値 P_{in} が以上となる条件、すなわち、 $P(k) \geq P_{in}$ の場合は $R(k)$ を変更する必要がないので、セクタ・演算処理出力は $R(k)$ となる。この条件は比較器出力 $G(k)=0$ のみで表され、他の比較器出力には依存せず、 $G(k-1)=*$ 、 $G(k+1)=*$ 、 $S(k)=*$ 、 $LS(k)=*$ である。条件が $P(K-1) \geq P_{in} > P(k)$ かつ $k \leq K_s$ というのは D_{in} の挿入位置の条件である。すなわち、 $G(k-1)=0$ 、 $G(k)=1$ 、 $G(k+1)=*$ 、 $S(k)=*$ 、 $LS(k)=0$ で表され、この k に対してセクタ・演算処理出力は D_{in} となる。条件が $P_{in} > P(k-1) \geq P(k)$ かつ $k \leq K_s$ というのは D_{in} よりも重要度が低いデータで、かつ、 $P(k) \geq P(K_s)$ なので、 D_{in} の挿入により順位が一つ下がる $R(k)$ を意味しており、 $G(k-1)=1$ 、 $G(k)=1$ 、 $G(k+1)=*$ 、 $S(k)=*$ 、 $LS(k)=0$ の条件で、一つ上の順位の $R(k-1)$ を $R(k)$ に代入するため、セクタ・演算処理出力は $R(k-1)$ となる。また、 $k > K_s$ の場合は D_{in} を挿入しても $R(K_s)$ が削除されるので順位が変わらない条件を表す。 D_{in} が挿入されない場合も順位は変わらないので、これは重要度の値によらず、 $G(k-1)=*$ 、 $G(k)=*$ 、 $G(k+1)=*$ 、 $S(k)=*$ 、 $LS(k)=1$ の条件でセクタ・演算処理出力は $R(k)$ となる。
- [0034] POPの場合、 $P(k) \geq P(k+1) \geq P_{in}$ 、すなわち、 $G(k-1)=*$ 、 $G(k)=0$ 、 $G(k+1)=0$ 、 $S(k)=*$ 、 $LS(k)=*$ の条件において $R(k+1)$ は入力データの影響を受けないので、 $R(1)$ の読出し後に順位が一つ上がり、 $R(k+1)$ は $R(k)$ に移動する。すなわち、 $R(k)$ には一つ下位の $R(k+1)$ が代入されるので、セクタ・演算処理出力は $R(k+1)$ となる。 $P(k) \geq P_{in} > P(k+1)$ かつ $k < K_s$ 、すなわち、 $G(k-1)=*$ 、 $G(k)=0$ 、 $G(k+1)=1$ 、 $S(k)=0$ 、 $LS(k)=0$ の条件は D_{in} を挿入する条件でセクタ・演算処理出力は D_{in} となる。 $P_{in} > P(k)$ かつ $k < K_s$ 、すなわち、 $G(k-1)=*$ 、 $G(k)=1$ 、 $G(k+1)=*$ 、 $S(k)=0$ 、 $LS(k)=0$ の条件は $R(1)$ を読出ししても D_{in} が挿入されるので順位が変わらないことを表す条件で、セクタ・演算処理出力は $R(k)$ となる。最後に、 $k=K_s$ すなわち $S(k)=1$ または $k > K_s$ すなわち $LS(k)=1$ の条件は他の条件によらず、この位置の k では上位において D_{in} の挿入があったとしても上位

のR(Ks)が削除されるので、Dinの挿入の有無にかかわらず、R(1)の読出し後に下位の順位を一つ上げるため、セクタ・演算処理出力はR(k+1)となる。

[0035] 演算処理はR(k)に含まれる重要度P(k)に対して施される。ADDは選択・演算制御信号に含まれる演算パラメータaをP(k)に加算する。SFTLはaビットだけMSB方向にビットシフトする。SFTRはaビットだけLSB方向にビットシフトする。これらの処理により、重要度P(k)の値を変化させ、記憶されたデータが出力される可能性を高めたり、あるいは逆に削除される可能性を高めることにより、古いデータが長時間にわたってレジスタに留まることを防止することができる。

[0036] 次に、図7の重要成分選択装置の動作について以下に説明する。最初に全レジスタに一定値を記憶させ、新しいデータが入力されると、その入力データの重要度データと各レジスタの記憶データの重要度データとを即時に比較し、重要度データ部の値が入力データより大きいかまたは等しいレジスタの記憶データはそのままの状態とし、重要度データ部の値が入力データより小さいレジスタの記憶データはすべて下位方向へシフトさせ、記憶データが入力データより大きいレジスタ群と小さいレジスタ群との間に一つ空いたレジスタに入力データを挿入する。ただし、入力データの成分識別子と同じデータがレジスタに記憶されている場合にはこのレジスタに保持されている重要度が入力データの重要度より大きい場合には挿入されない。逆に入力データの重要度より小さい場合にはこのレジスタのデータを削除し、入力データを適切な位置に挿入する。同じ成分識別子のデータが重複して記憶されることはない。このようにして順次入力データを追加していくと、上位から下位へ重要度の高いものから低いデータへと整列して保持される。重要度が最高のデータは上位のレジスタから読み出され、その際、全レジスタを上位方向に一つシフトして、次に重要なデータを出力できるように準備する。入力データの挿入動作と出力動作を1マシンサイクルで同時に処理できるので、重要度によるデータの整列を高速に実行することができる。

[0037] このような場合の動作の具体例を図15、16、17に示す。いずれも図14の規則に従う。図15はPUSHの場合で、入力データDin(Pin=60)をP(3)=60とP(4)=33の間に挿入するため、DinはR(4)に代入され、R(4)、R(5)はそれぞれR(5)、R(6)に移動する。R(6)の成分識別子555は入力データの成分識別子と同じで、重要度

が $P_{in}=15$ と低いので、 $R(6)$ は削除される。 $R(7)$ 、 $R(8)$ は変化しない。図16は同じ入力データがあるときのPOPの場合で、 $R(1)$ が読出された後に重要度が60以上の $R(2)$ 、 $R(3)$ はそれぞれ順位を一つ上げる。 $R(4)$ の重要度 $P_{in}=30$ は入力データより低いので、 D_{in} が $R(3)$ に挿入され、 $R(4)$ の順位は変化しない。 $R(5)$ も変化しない。 $R(6)$ は入力データの成分識別子と同じで重要度が低いので削除されるため、下位の $R(7)$ 、 $R(8)$ がそれぞれ $R(6)$ 、 $R(7)$ に移動する。最下位の $R(8)$ はデータがクリアされる。これは重要度が最小値0で、成分識別子がNULLであることに相当する。図17はPOPの場合であるが、入力データの重要度が $P_{in}=7$ で、同じ成分識別子555を記憶する $R(6)$ の重要度 $P(6)=15$ より低いので入力データが挿入される事はなく、 $R(1)$ の読み出し直後に全てのレジスタのデータが順位を一つ上げる。すなわち、 $k>1$ について $R(k)$ は $R(k-1)$ に移動し、 $R(8)$ はクリアされる。

[0038] 図18は変化の少ない成分に関する無駄な演算処理を省略するための成分データの表現方式に関する説明図で、本発明の第5の実施形態を示す。データ記憶装置51において、1つの成分に対して複数の候補値データを保持しておく。例えば、 i 番目の成分 $y(i)$ の候補値として $x(i, 1)$, $x(i, 2)$, \dots $x(i, m)$ の m 個を保持する。演算処理装置52では、この複数の候補値の代表値を $y(i)$ とみなして演算処理を行なう。代表値としては $x(i, 1)$, $x(i, 2)$, \dots $x(i, m)$ の統計量として、例えば、平均値、中央値などを用いる。演算処理はプログラムによって制御される。この演算処理の結果、 $y(i)$ の更新値として $z(i)$ が得られると、候補値の中で更新値 $z(i)$ からもっとも距離の遠い候補値を更新値 $z(i)$ で置き換える。なお、更新された値を使って、再度代表値 $y(i)$ を計算しなおし、これをデータ記憶装置51に記憶しておけば、次の計算ですぐに利用できるので、計算効率が良くなる場合がある。

[0039] 各成分の重要度としては、 $x(i, 1)$, $x(i, 2)$, \dots $x(i, m)$ のばらつきの大きさを $\Delta x(i)$ と表し、これを成分 i の重要度とみなす。ばらつきの大きさとしては、例えば、候補値 $x(i, 1)$, $x(i, 2)$, \dots $x(i, m)$ の最大値と最小値の差の絶対値 $\max\{|x(i, u) - x(i, v)|\}$ や標準偏差などを用いる。成分データの候補値のばらつきが大きい成分は、演算処理による更新値の変動が大きい事を意味しており、シミュレーションなどにおいては成分データの値が十分に収束していない状況や時間変化が大きい状況を表

している。ばらつきの大きさを重要度とみなす事により、変動の少ない成分データよりも変動の大きい成分データの計算処理を優先させて演算処理を進める事になる。これにより、変化の少ない計算過程を省略することができ、より高速に概算結果を得ることが可能になる。

[0040] 重要成分選択装置53で $\Delta x(i)$ が最も大きいとして成分iが出力されると、演算処理装置52はプログラムに従ってi成分に関する演算処理を実行するが、必要に応じてプログラムによりi成分と関連性の深い他の成分についても演算処理を行い、これを更新する。他の成分として例えばh成分も演算処理すると、更新の結果としてi成分とh成分の候補値を更新するとともに、演算処理装置52はi成分の重要度とh成分の重要度を重要成分選択装置53に送る。演算処理装置は、一つの演算処理ループを終了すると、直ちに重要成分選択装置53からその時点の最重要成分の出力を読み出して、次のループ処理に入る。もし重要成分選択装置53の処理時間に遅れがあったとしても、それを待たずに実行できるようにしておく。

[0041] 図19は成分データの表現方式に関する説明図で、本発明の第6の実施形態を示す。成分iの値の変化に伴って、成分iに関して演算処理すべき内容が変化する場合に、各成分に付属する情報として処理事項の情報を各成分毎にデータ記憶装置61に保持しておく。図19においては、処理事項をa、b、cなどで表している。具体的には、例えば、成分iの処理事項hは成分識別子hを表しており、成分iに関する演算処理において参照する必要のある他の成分識別子である。この処理で成分hの値を更新してもよい。あるいは、成分2の処理事項dを成分2が属するクラスの名称または識別子名としてもよい。クラスに属している成分全てを同時に演算処理する必要があるときなどに用いる事が出来る。

[0042] 応用例として、多粒子系の物理学的シミュレーションの場合を以下に説明する。ある一つの粒子の位置座標を一つの成分として表し、各粒子に働く相互作用がある一定距離以内の粒子のみに働く物理系とする。粒子が運動する空間を複数の領域に分割し、各領域をそれぞれ一つのクラスとする。例えば、空間が一次元の場合、図20に示すように、長さLの等間隔の5つの領域に分割し、各領域に位置する粒子をそれぞれクラスC(1)、C(2)、... C(5)に属するとする。C(j)の境界位置をb(j)、b(j+1)

とし、粒子の位置座標が $Y(i)$ で表されるとすると、 $b(j) \leq Y(i) < b(j+1)$ ならば粒子が属するクラスは $i \in C(j)$ ということになり、一意に決定されるので、各クラスの所属粒子に関する情報は容易に決定できる。また、位置座標の更新により所属粒子を変更する事も容易である。この情報を記憶しておけば、あるクラスにどのような粒子が所属しているかがすぐにわかる。そこで成分 i の処理事項として所属クラス $C(j)$ を記憶しておく。もし、相互作用が及ぶ距離が L であるとする、自分が属するクラスと隣り合うクラス以外のクラスに属する粒子との相互作用を計算する必要はなく、隣り合うクラスに属する粒子のみを考慮して計算すればよい。従って、最重要成分として成分 i が演算処理される場合には、3つのクラス $C(j-1)$ 、 $C(j)$ 、 $C(j+1)$ に属する成分のみを対象として計算すればよい。このことは三次元空間の場合にも拡張できる。その場合、粒子の三次元座標を表す三次元ベクトルを一つの成分とみなして処理する。

産業上の利用可能性

- [0043] 本発明を利用する計算処理問題としては以下の事例が考えられる。多数のパラメータを含むエネルギー関数を最小化するような最適化問題において準最適解を求める問題の数値解法。熱揺らぎのある溶媒中におけるタンパク質の一次構造から立体構造が形成されるフォールディングのシミュレーション。確率的変動のある大規模ネットワーク上の部分的信号伝搬のシミュレーション。以上のように、確率的な変動があっても、状態値が急激に発散することなく、最終的にある収束状態の付近に落ち着く傾向のあるシステムのシミュレーションを行なう場合に、効率良く、低コストで結果を得ることが出来る。

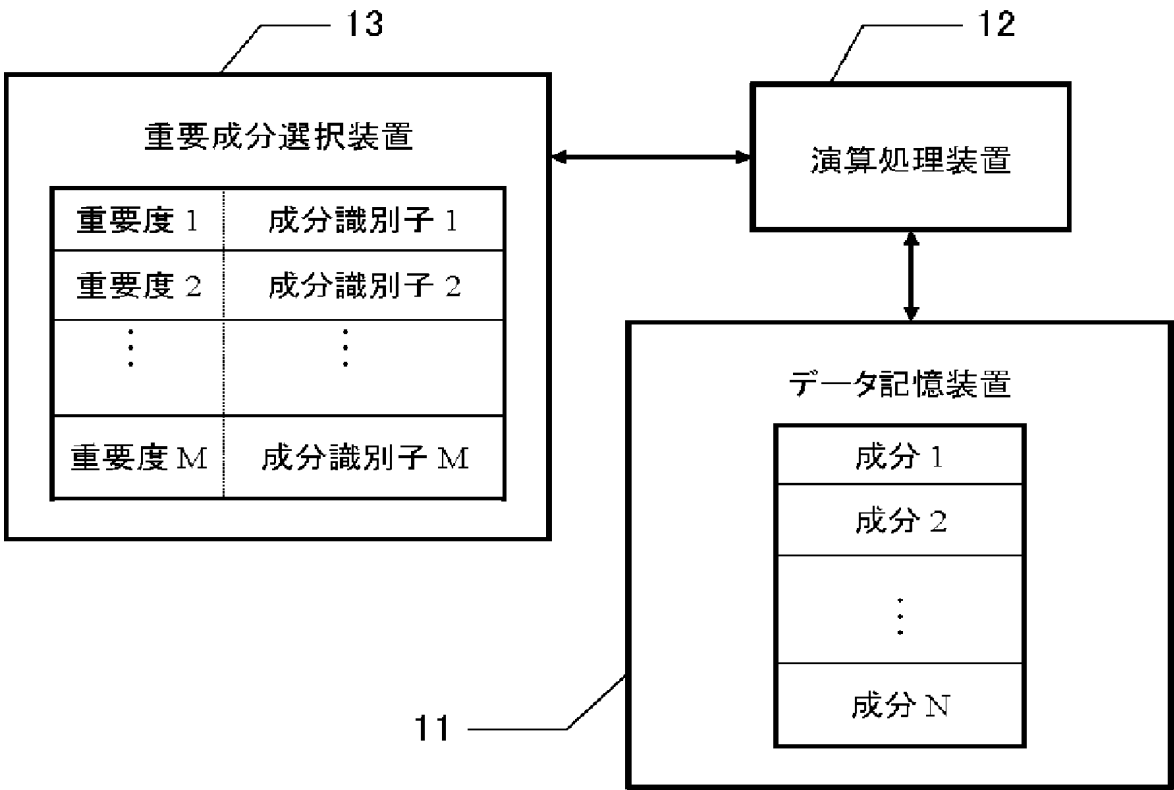
請求の範囲

- [1] 複数の成分からなるデータを記憶するデータ記憶装置と、重要度の高い成分を選別する重要成分選択装置と、各成分に関してプログラムされた演算処理を行う演算処理装置とで構成されるものであって、重要成分選択装置はある成分の重要度とそれがどの成分であるかを表す成分識別子を一組として、その複数組を重要度が高いものから順位付けして記憶する機能と重要度が最も高い成分の成分識別子を優先して出力する機能とを備え、演算処理装置は重要成分選択装置が指し示す重要度の高い成分に係る成分について演算処理し、その結果に従ってデータ記憶装置の成分のデータを更新するとともに、変更された成分に関する重要度を再評価して、その更新値を重要成分選択装置に送出する機能を備え、各装置はこれらの機能をそれぞれ同時並列に実行可能であることを特徴とする重要成分優先計算方式ならびに装置。
- [2] 上記第1項の重要成分選択装置において、複数個のレジスタと各レジスタに付属する比較器と、レジスタへのデータ入出力と各レジスタ間のデータのシフト動作を制御する制御回路を備え、各レジスタのデータは重要度データと成分識別子を含み、重要度の大きさの順にデータを整列して保持するとともに、最重要データを出力し、その最重要データが読み出されると、残りの各データの重要度の順位を1つ上げる機能を備え、各比較器は対応する各レジスタの重要度データ部と入力データの重要度データ部とを大小比較するとともに、対応する各レジスタのデータの成分識別子と入力データの成分識別子とを一致比較し、入力データ制御回路はその比較結果を基に、成分識別子について入力データと同じものがどのレジスタにも存在しない場合は、入力データよりも重要度が高いデータと低いデータとの間の順位に入力データを追加挿入し、入力データの成分識別子と同じ成分識別子を保持するレジスタが存在し、かつ、そのレジスタの重要度データが入力データの重要度よりも低い場合は、そのレジスタのデータを削除するとともに、入力データよりも重要度が高いデータと低いデータとの間の順位に入力データを挿入することを特徴とする重要成分優先計算方式ならびに装置。
- [3] 上記第2項の重要成分選択装置において、各レジスタの重要度データ部のデータ

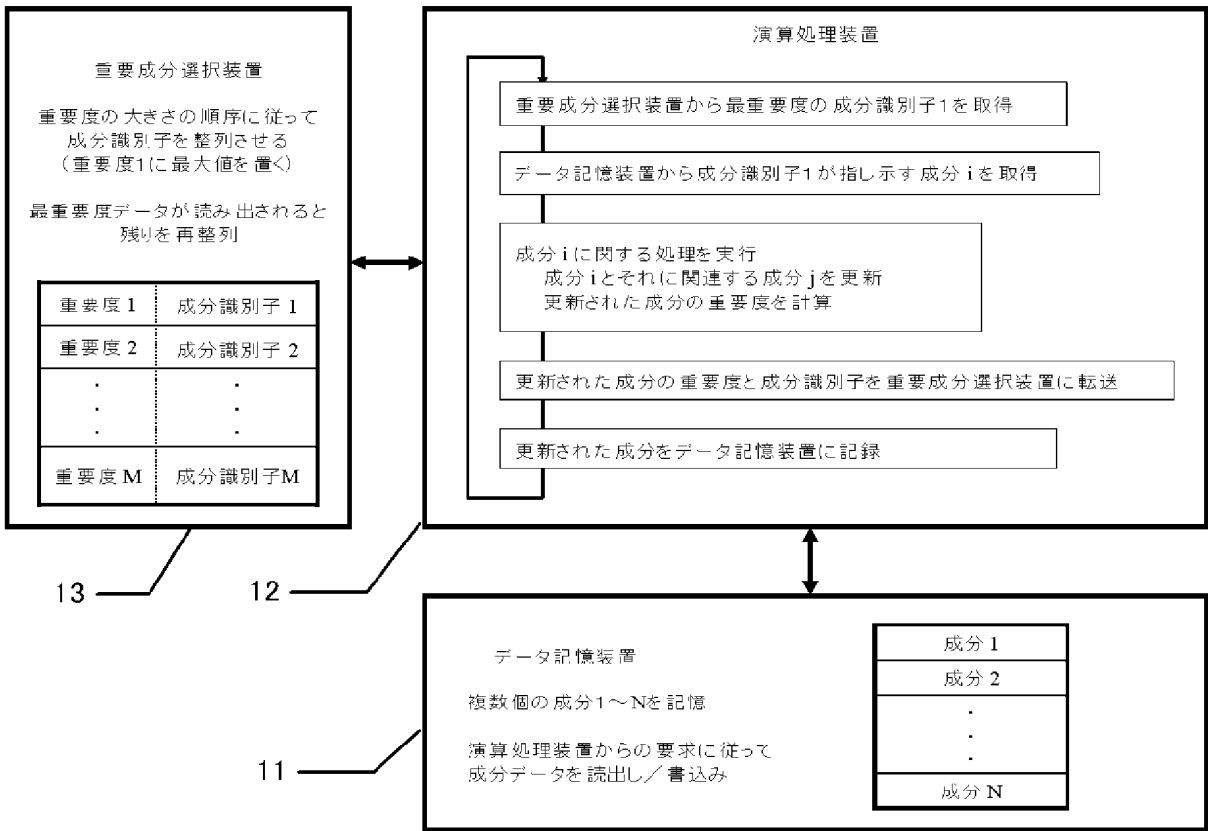
に対して演算処理を実行する演算回路を付加したことを特徴とする重要成分優先計算方式ならびに装置。

- [4] 上記第1項のデータ記憶装置において、複数の成分データのの一つ一つに対して複数の候補値データを保持し、演算処理装置ではその複数の候補値の統計量をその成分の代表値とみなして各成分データについてプログラムで指定された演算処理を行い、各成分データの新しい更新値を算出し、その更新値と最も大きく異なる候補値をその更新値で置き換えるとともに、成分データの複数の候補値のばらつきの大きさをその成分データの重要度とみなして、重要成分選択装置において候補値のばらつきの大きさの順位に基づいて重要成分を選択することを特徴とする重要成分優先計算方式ならびに装置。

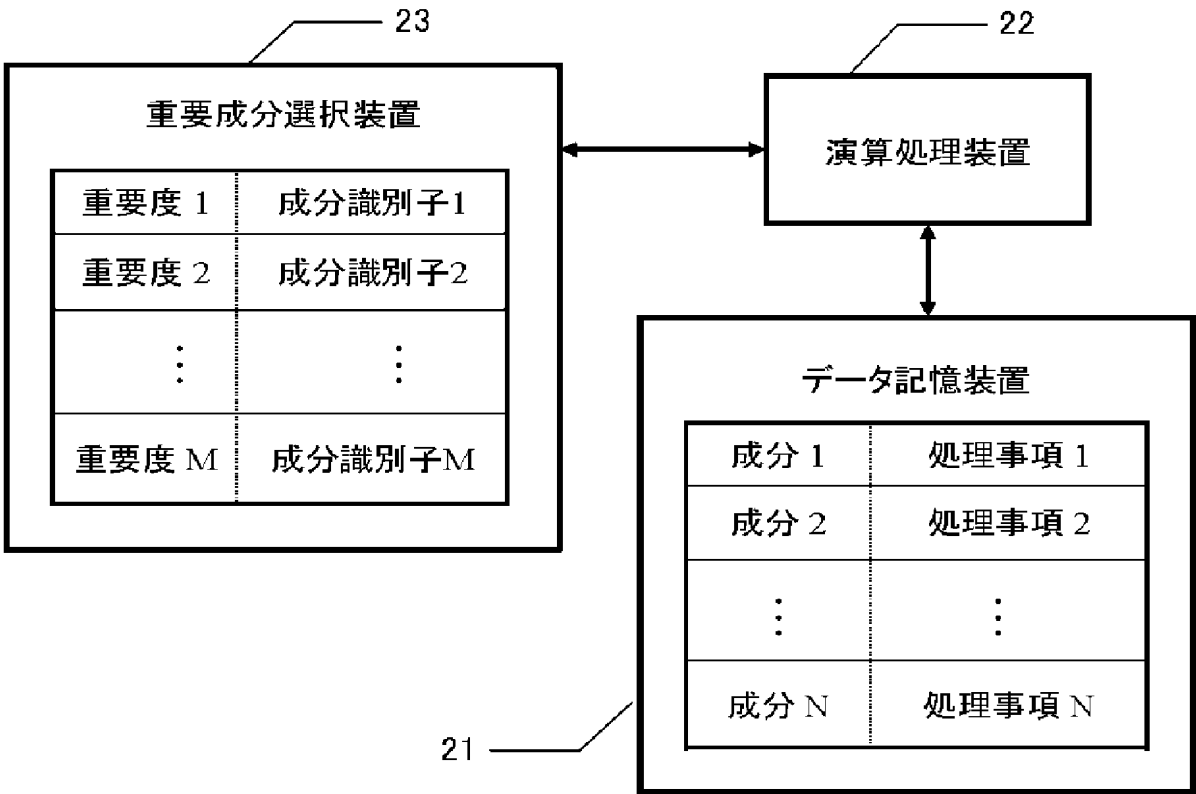
[図1]



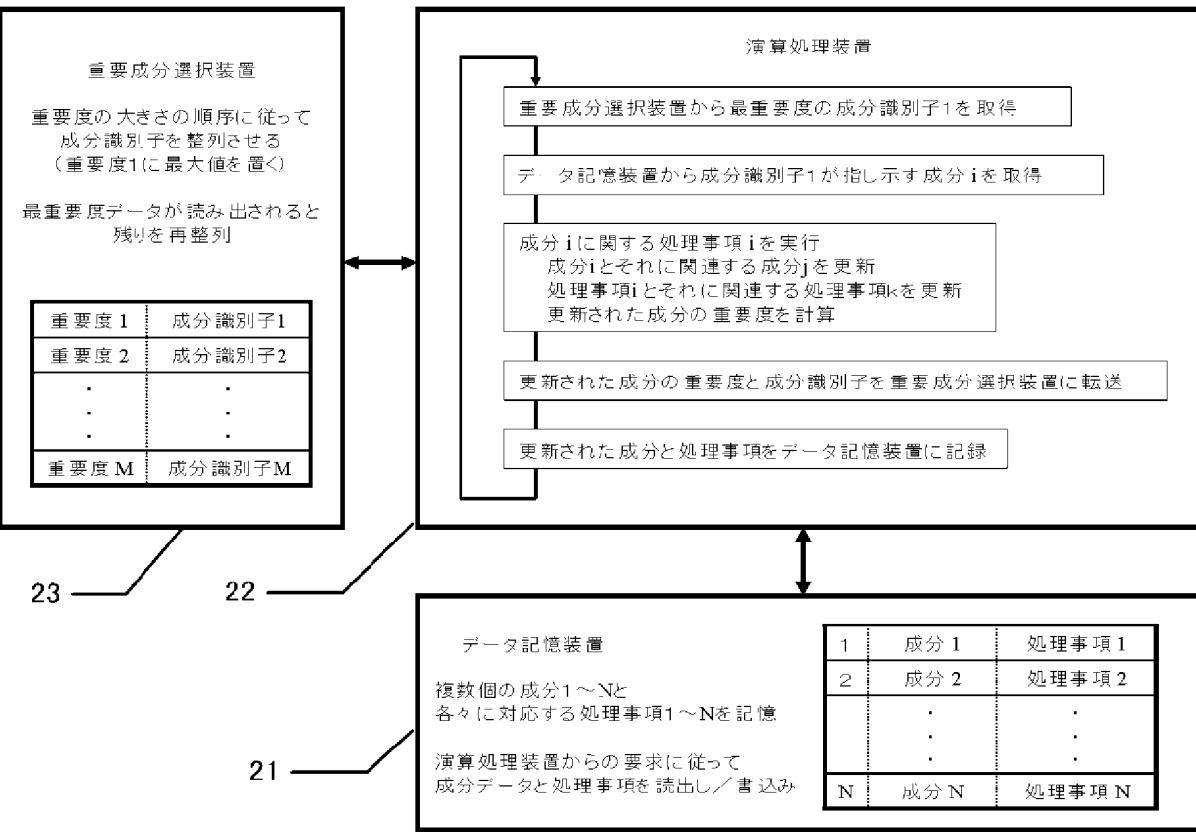
[図2]



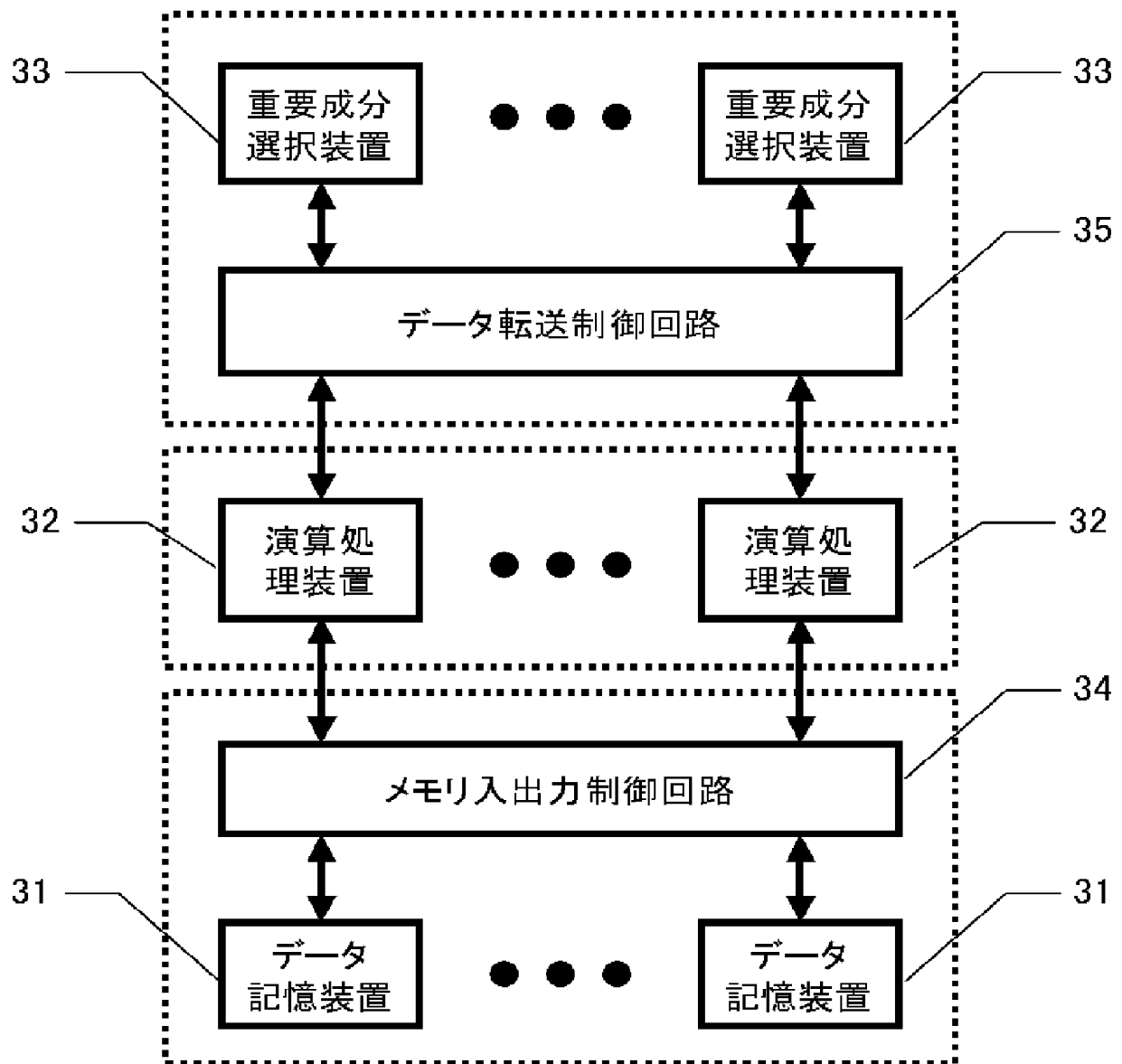
[図3]



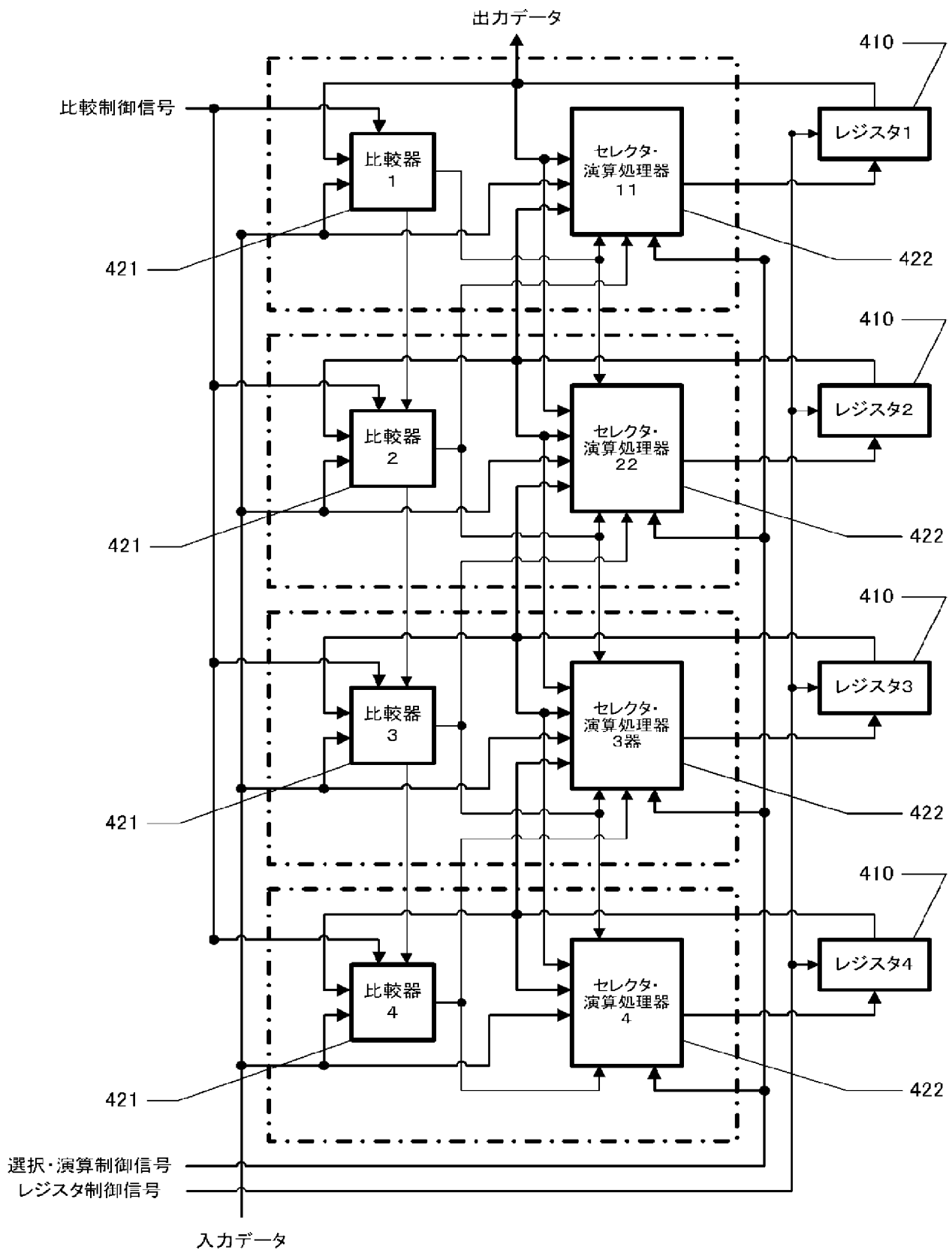
[図4]



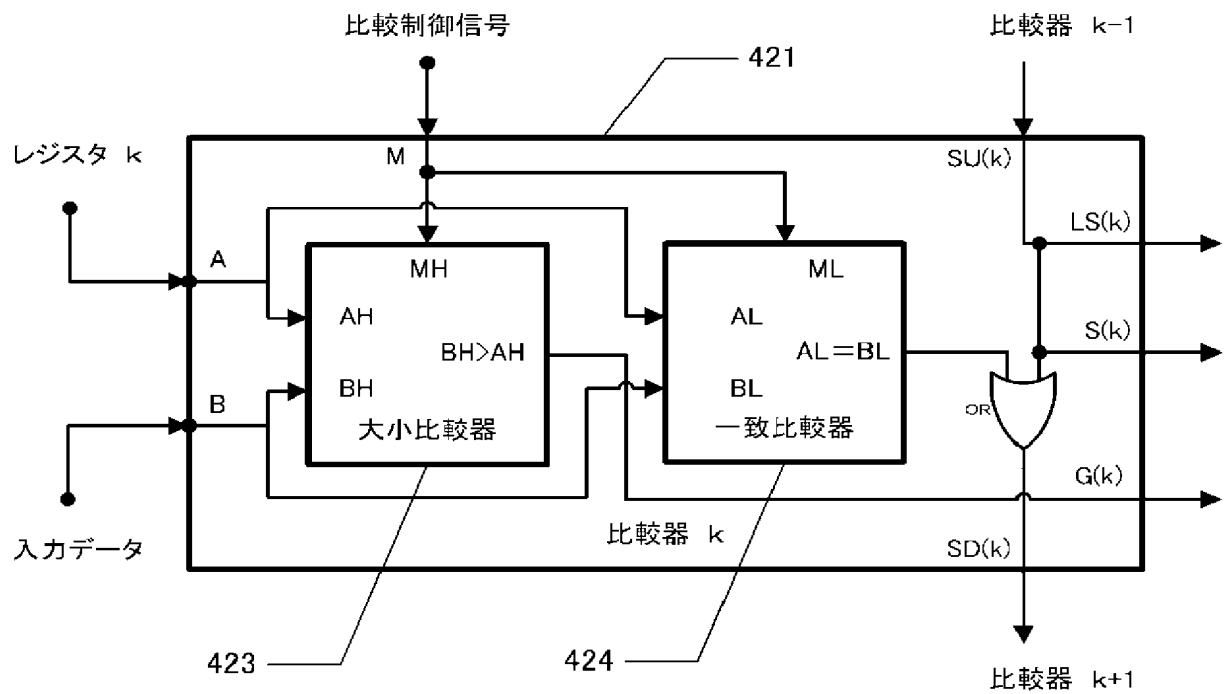
[図5]



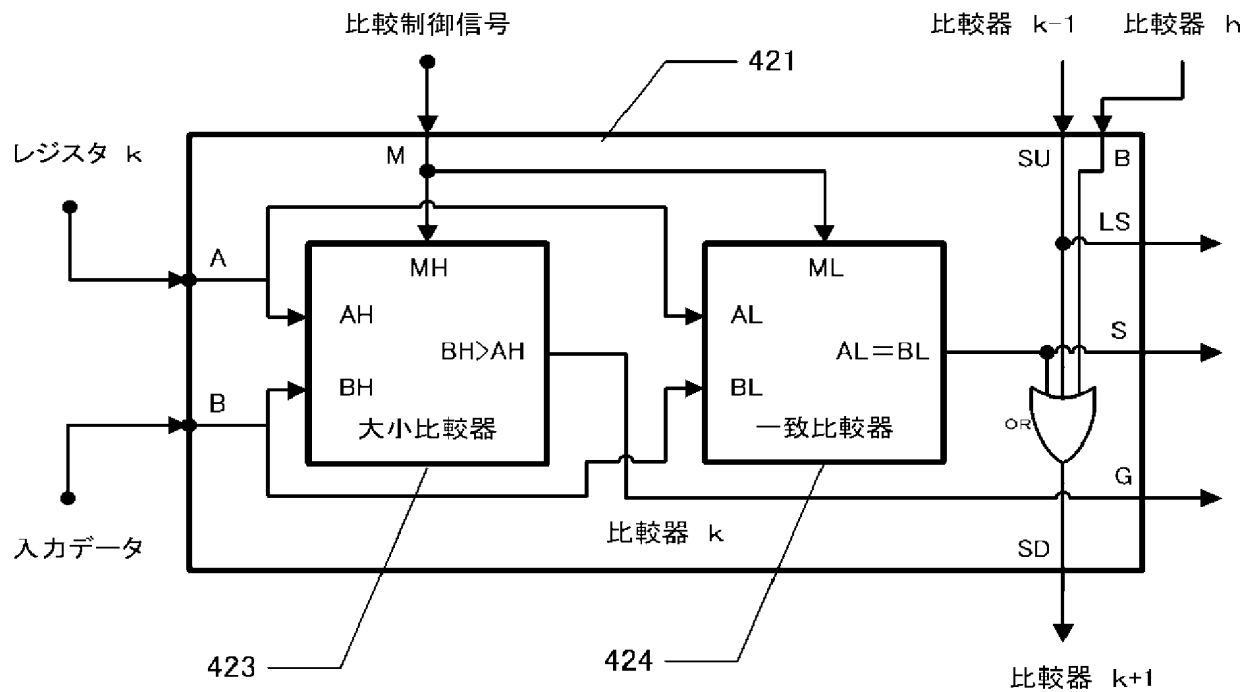
[図8]



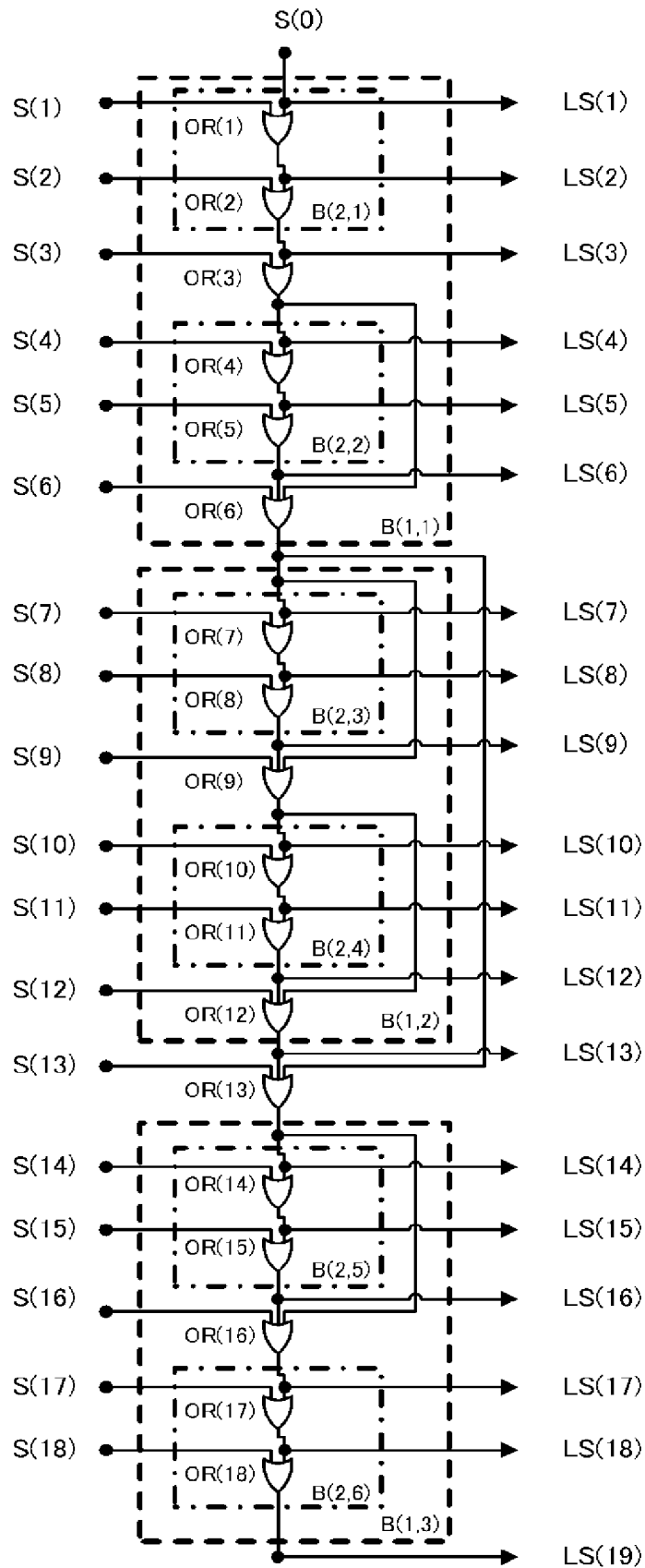
[図9]



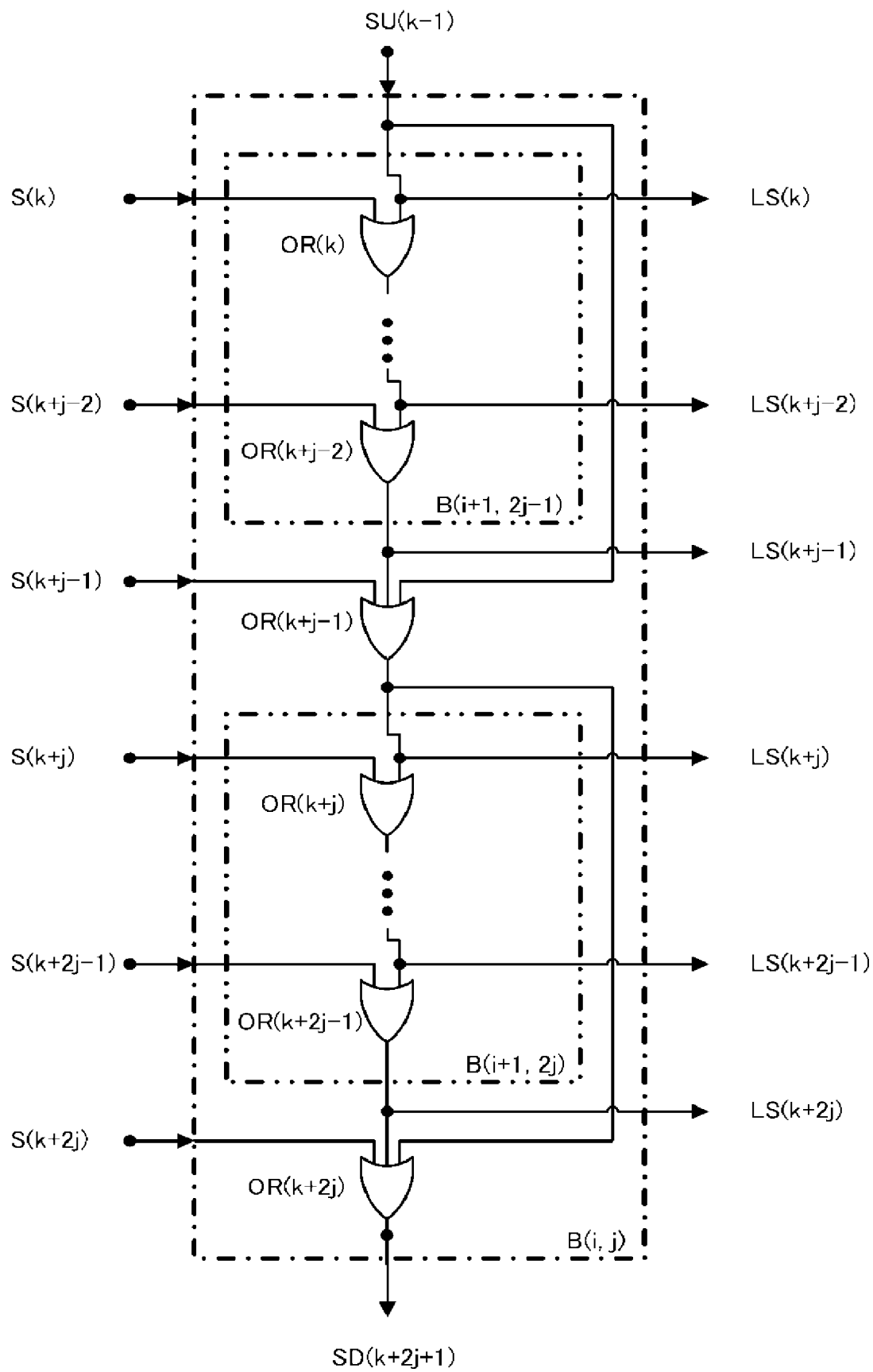
[図10]



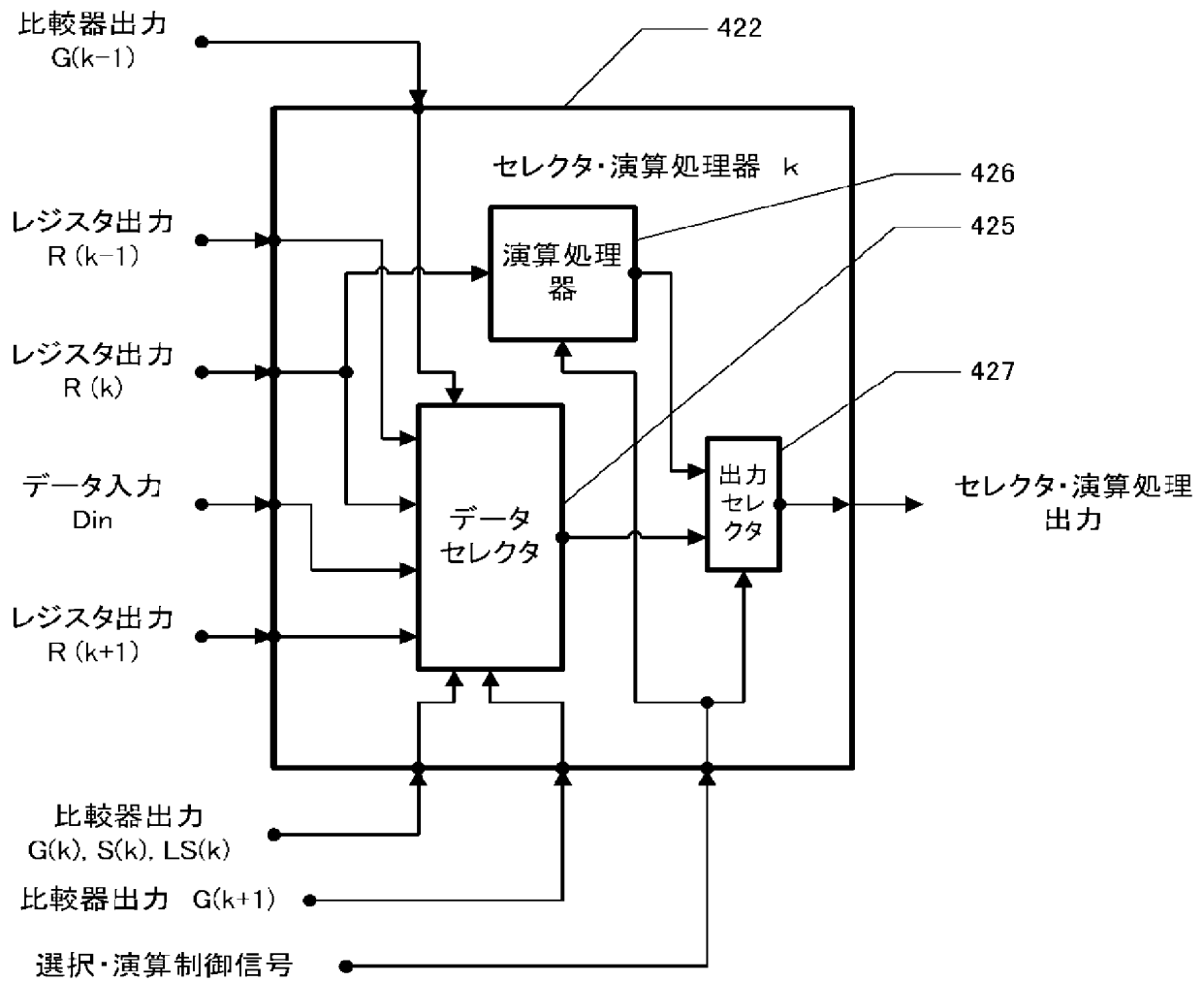
[図11]



[図12]



[図13]



[図14]

制御信号	条件		比較器出力					セレクト・演算処理出力
	重要度	同一成分順位	G(k-1)	G(k)	G(k+1)	S(k)	LS(k)	
PUSH	$P(k) \geq P_{in}$	*	*	0	*	*	*	R(k)
	$P(k-1) \geq P_{in} > P(k)$	$k \leq K_s$	0	1	*	*	0	Din
	$P_{in} > P(k-1) \geq P(k)$	$k \leq K_s$	1	1	*	*	0	R(k-1)
	*	$k > K_s$	*	*	*	*	1	R(k)
POP	$P(k) \geq P(k+1) \geq P_{in}$	*	*	0	0	*	*	R(k+1)
	$P(k) \geq P_{in} > P(k+1)$	$k < K_s$	*	0	1	0	0	Din
	$P_{in} > P(k)$	$k < K_s$	*	1	*	0	0	R(k)
	*	$k = K_s$	*	*	*	1	*	R(k+1)
	*	$k > K_s$	*	*	*	*	1	R(k+1)
ADD	*	*	*	*	*	*	*	$P(k) + a$
SFTL	*	*	*	*	*	*	*	$P(k) \ll a$
SFTR	*	*	*	*	*	*	*	$P(k) \gg a$

[図15]

PUSH

k	G	大小比較	重要度データ	成分識別子	一致比較	S	LS
1	0	$P_{in} \leq$	98	777	\neq	0	0
2	0	$P_{in} \leq$	74	200	\neq	0	0
3	0	$P_{in} \leq$	60	101	\neq	0	0
4	1	$P_{in} >$	33	020	\neq	0	0
5	1	$P_{in} >$	27	700	\neq	0	0
6	1	$P_{in} >$	15	555	$=$	1	0
7	1	$P_{in} >$	8	300	\neq	0	1
8	1	$P_{in} >$	5	808	\neq	0	1

K_s →

60
555

入力データ

[図16]

POP

k	G	大小比較	重要度データ	成分識別子	一致比較	S	LS
1	0	$\text{Pin} \leq$	98	777	\neq	0	0
2	0	$\text{Pin} \leq$	74	200	\neq	0	0
3	0	$\text{Pin} \leq$	60	101	\neq	0	0
4	1	$\text{Pin} >$	33	020	\neq	0	0
5	1	$\text{Pin} >$	27	700	\neq	0	0
6	1	$\text{Pin} >$	15	555	$=$	1	0
7	1	$\text{Pin} >$	8	300	\neq	0	1
8	1	$\text{Pin} >$	5	808	\neq	0	1
			0	0			
			60	555			

入力データ

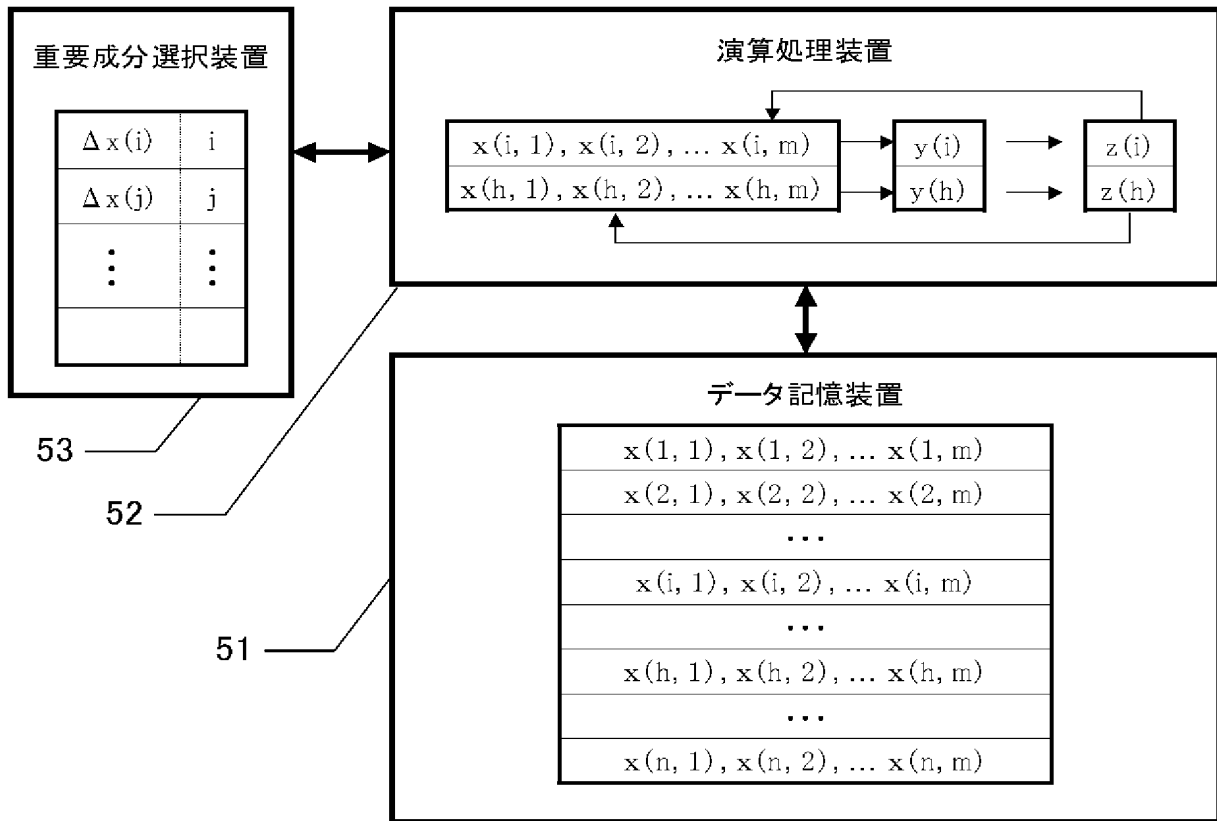
[図17]

POP

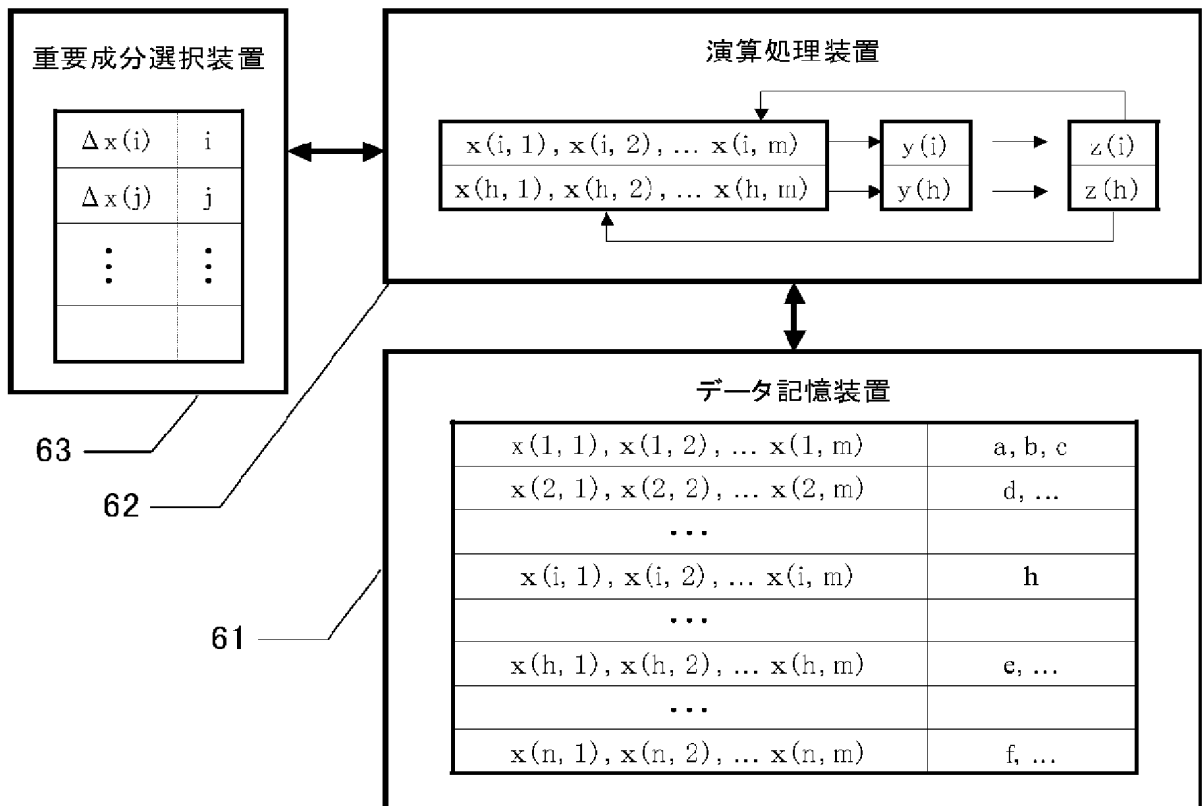
k	G	大小比較	重要度データ	成分識別子	一致比較	S	LS
1	0	$\text{Pin} \leq$	98	777	\neq	0	0
2	0	$\text{Pin} \leq$	74	200	\neq	0	0
3	0	$\text{Pin} \leq$	60	101	\neq	0	0
4	0	$\text{Pin} \leq$	33	020	\neq	0	0
5	0	$\text{Pin} \leq$	27	700	\neq	0	0
6	0	$\text{Pin} \leq$	15	555	$=$	1	0
7	0	$\text{Pin} \leq$	8	300	\neq	0	1
8	1	$\text{Pin} >$	5	808	\neq	0	1
			0	0			
			7	555			

入力データ

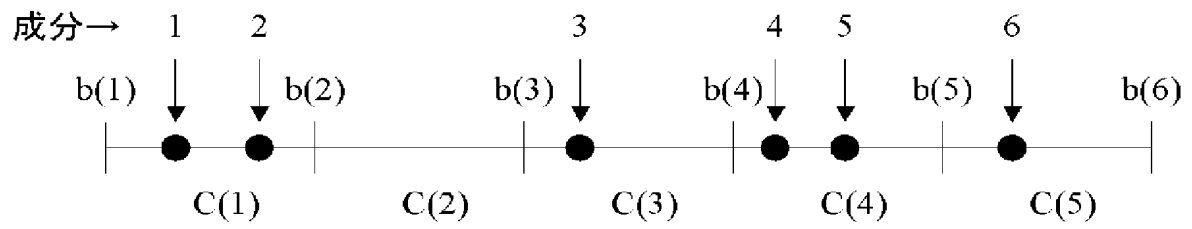
[図18]



[図19]



[図20]



$$C1=\{1, 2\}, C2=\{\}, C3 = \{3\}, C4 = \{4,5\}, C5 = \{6\}$$

$$i \in C(j) \text{ for } b(j) \leq Y_i < b(j+1)$$

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2005/004452

A. CLASSIFICATION OF SUBJECT MATTER

Int.Cl.⁷ G06F7/24, G06F19/00

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

Int.Cl.⁷ G06F7/24, G06F19/00, G06N3/00, G06N5/00

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Jitsuyo Shinan Koho	1922-1996	Jitsuyo Shinan Toroku Koho	1996-2005
Kokai Jitsuyo Shinan Koho	1971-2005	Toroku Jitsuyo Shinan Koho	1994-2005

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
X	JP 10-091450 A (Nippon Telegraph And Telephone Corp.), 10 April, 1998 (10.04.98), Par. Nos. [0021] to [0034] (Family: none)	1
A	JP 11-259444 A (Toshiba Corp.), 24 September, 1999 (24.09.99), Par. Nos. [0009], [0023] to [0034] (Family: none)	1-4
A	JP 2000-163392 A (Mitsubishi Electric Corp.), 16 June, 2000 (16.06.00), Par. Nos. [0037] to [0060] (Family: none)	1-4



Further documents are listed in the continuation of Box C.



See patent family annex.

* Special categories of cited documents:

"A" document defining the general state of the art which is not considered to be of particular relevance

"E" earlier application or patent but published on or after the international filing date

"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)

"O" document referring to an oral disclosure, use, exhibition or other means

"P" document published prior to the international filing date but later than the priority date claimed

"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art

"&" document member of the same patent family

Date of the actual completion of the international search

11 May, 2005 (11.05.05)

Date of mailing of the international search report

24 May, 2005 (24.05.05)

Name and mailing address of the ISA/

Japanese Patent Office

Authorized officer

Facsimile No.

Telephone No.

A. 発明の属する分野の分類 (国際特許分類 (IPC))

Int.Cl.⁷ G06F7/24, G06F19/00

B. 調査を行った分野

調査を行った最小限資料 (国際特許分類 (IPC))

Int.Cl.⁷ G06F7/24, G06F19/00, G06N3/00, G06N5/00

最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新案公報	1922-1996年
日本国公開実用新案公報	1971-2005年
日本国実用新案登録公報	1996-2005年
日本国登録実用新案公報	1994-2005年

国際調査で使用した電子データベース (データベースの名称、調査に使用した用語)

C. 関連すると認められる文献

引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
X	JP 10-091450 A (日本電信電話株式会社) 1998.04.10, 段落0021-0034 (ファミリーなし)	1
A	JP 11-259444 A (株式会社東芝) 1999.09.24, 段落0009, 0023-0034 (ファミリーなし)	1-4
A	JP 2000-163392 A (三菱電機株式会社) 2000.06.16, 段落0037-0060 (ファミリーなし)	1-4

C欄の続きにも文献が列挙されている。

パテントファミリーに関する別紙を参照。

* 引用文献のカテゴリー

「A」特に関連のある文献ではなく、一般的技術水準を示すもの

「E」国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの

「L」優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献 (理由を付す)

「O」口頭による開示、使用、展示等に言及する文献

「P」国際出願日前で、かつ優先権の主張の基礎となる出願

の日の後に公表された文献

「T」国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの

「X」特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの

「Y」特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの

「&」同一パテントファミリー文献

国際調査を完了した日

11.05.2005

国際調査報告の発送日

24.5.2005

国際調査機関の名称及びあて先

日本国特許庁 (ISA/J P)

郵便番号100-8915

東京都千代田区霞が関三丁目4番3号

特許庁審査官 (権限のある職員)

田中 友章

電話番号 03-3581-1101 内線 3521

5E

9376